

AMD-Xilinx System On Chip (SoC) FPGA, une introduction + démo

mardi 5 juillet 2022 09:00 (1 heure)

Olivier Regnault est « senior expert » pour les architectures FPGA & System on Chip (SoC) et travaille en tant que « Field Application Engineer & Product Line Manager » pour le distributeur de semi-conducteurs European Avnet Silica.

L'exposé débutera avec une introduction de l'architecture AMD-Xilinx SoC, avec l'accent sur la gamme ZYNQ Ultrascale+. Suivra une démonstration de développement avec Vivado et Vitis, et, à la fin, une présentation de la nouvelle architecture Versal pour les plateformes de calcul accéléré.

Orateur: RÉGNAULT, Olivier (AMD-Xilinx dedicated FAE & Product Line Manager)